

⑥

JP 2000-125149 A

Laid-open Date: April 28, 2000

[Scope of Claims]

[Claim 1] A video equipment, characterized by comprising: video signal processing means for performing video signal processing using a first clock subjected to spectrum spread processing; and video signal generating means for generating a video signal using a second clock not subjected to spectrum spread processing.

[0130] Embodiment 5: Fig. 11 is a constructional diagram showing a construction of a video equipment in accordance with Embodiment 5 of the present invention.

[0131] Embodiment 5 is almost similar to Embodiment 2. Thus, explanation is given regarding only points of difference, and similar constructions are indicated by similar reference numerals and explanations thereof are omitted.

[0132] Referring next to Fig. 11, Embodiment 5 is described. Embodiment 5 is an example regarding a display or printer device 91 of a TV, an FMD (face mounted display), a projector, or the like, and a memory card or magnetic recording device as a recording device 92 which is connected thereto.

[0133] A composite signal or other video signal is inputted

from a video input terminal 93 to the display or printer device 91. A YC separator (Sep) 94 separates the video signal into a Y signal and a C signal, and then a decoder 95 separates the video signal into Y0, U0 and V0 signals.

[0134] Then, the C signal creates a clock fsc in synchronization with the video input terminal 93, by means of a PLL circuit indicated by a PLL phase comparator (PC) 73, a PLL charge pump (CP) 74 and a PLL VCO 75.

[0135] An LPF 96 for filtering the signal from the decoder 95 is a bandwidth limiting filter for preventing aliasing before inputting the Y0, U0 and V0 signals into an A/D converter 97. The A/D converted Y2, U2 and V2 signals undergo signal processing at a digital process circuit 98 into R0, G0 and B0 signals, and into digital signals corresponding to a latter LCD 99 input signal format.

[0136] The R0, G0 and B0 signals are converted into analog signals by a D/A converter 100 and are outputted as R1, G1 and B1 signals to the LCD 99. Here, a lens 101 is an optical system for forming an image on the LCD 99 or other display media to provide an optimum image to a viewer or a printing medium 102.

[0137] Note that, the SSCG 1 processes a reference clock (fsc) and outputs an SS-fsc.

[0138] Furthermore, inside the recording device 92 there is provided a magnetic recording medium (memory) 103 which serves as recording means, for example, and the Y1, U1 and V1 signals are

outputted as R2, G2 and B2 signals conforming with the signal format of the recording device 92.

[0139] In this embodiment, the YC separator (Sep) 94 separates the signals of the video input terminal 93 into Y and C, and the decoder 95 performs decoding processing to convert the signals to YUV signals. The reference clock necessary for decoding is generated by the PLL circuit constituted of the PLL phase comparator (PC) 73, the PLL charge pump (CP) 74, the PLL VCO 75 and the PLL divider (1/N) 76a.

[0140] In this embodiment, the A/D conversion is performed on the YUV signals after being decoded based on the SS-fsc clock subjected to the spectrum spread processing by the SSCG1. After that, the digital process circuit 98 performs digital processing. It is displayed on the LCD 99 or other display or printer driver based on the SS-fsc clock.

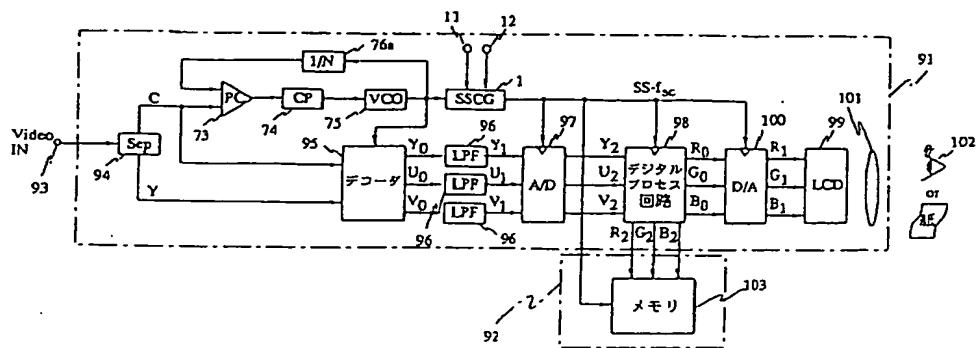
[0141] Furthermore, based on the SS-fsc clock, the recording device 92 records the image information on the magnetic recording medium 103 such as the memory card.

[0142] In this embodiment, after digitalization the "display-related signal processing" and the "recording-related signal processing" are performed using SS-fsc clock that has undergone the spectrum spread processing. This significantly lowers the wave interference level of EMI.

[0143] As a result, the EMI level can be lowered without using

shielding members or the like by the display or printer device 91 (FMD, laser beam driver, etc.) having the LCD 99, etc. This achieves a compact, lightweight and inexpensive display device. Furthermore, the recording device 92 does not require shielding members, and thus the thin device can be manufactured inexpensively as well.

[0144] Note that, the recording device 92 may be detachably attachable to the display or printer device 91 having the LCD 99, etc.



[FIG. 11]

SS-f _{sc}	95	DECODER
1 SSCG	96	LPF
73 PC	97	A/D
74 CP	98	DIGITAL PROCESS CIRCUIT
75 VCO	99	LCD
76a 1/N	100	D/A
93 Video IN	102	or PAPER
94 Sep	103	MEMORY



PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-125149

(43)Date of publication of application : 28.04.2000

(51)Int.Cl.

H04N 5/06

H04B 1/04

H04B 15/00

H04J 13/00

(21)Application number : 10-295641

(71)Applicant : OLYMPUS OPTICAL CO LTD

(22)Date of filing : 16.10.1998

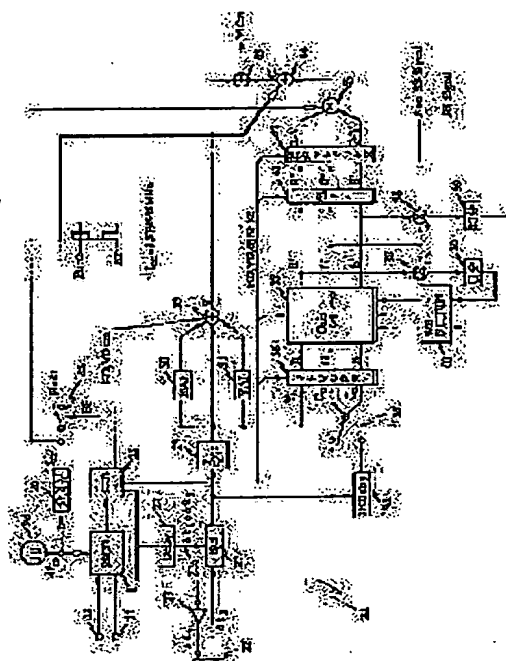
(72)Inventor : MURATA MASANAO

(54) VIDEO EQUIPMENT

(57)Abstract:

PROBLEM TO BE SOLVED: To sufficiently reduce an EMI level without using any EMI countermeasure parts and a housing shielding member which cause cost increase.

SOLUTION: A video camera 21 of an analog system is provided with a CCD 22 that photographs an object, a CCD driver 23 that drives the CCD 22, a basic clock oscillator 24 that generates a basic clock, an SSCG 1 that applies spread spectrum processing to the basic clock from the basic clock oscillator 24, an SSG 25 that generates various synchronizing signals based on the basic clock that is spread-spectrum-processed by the SSCG 1, a frequency divider 25 that divides the basic clock by 1/4, and a sample-and-hold circuit 27 that samples and holds an output of the CCD 22.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2000-125149

(P 2 0 0 0 - 1 2 5 1 4 9 A)

(43) 公開日 平成12年4月28日 (2000. 4. 28)

(51) Int. Cl. ⁷	識別記号	F I	ターマコード (参考)
H04N 5/06		H04N 5/06	Z 5C020
H04B 1/04		H04B 1/04	E 5K022
15/00		15/00	5K052
H04J 13/00		H04J 13/00	A 5K060

審査請求 未請求 請求項の数 1 O L (全15頁)

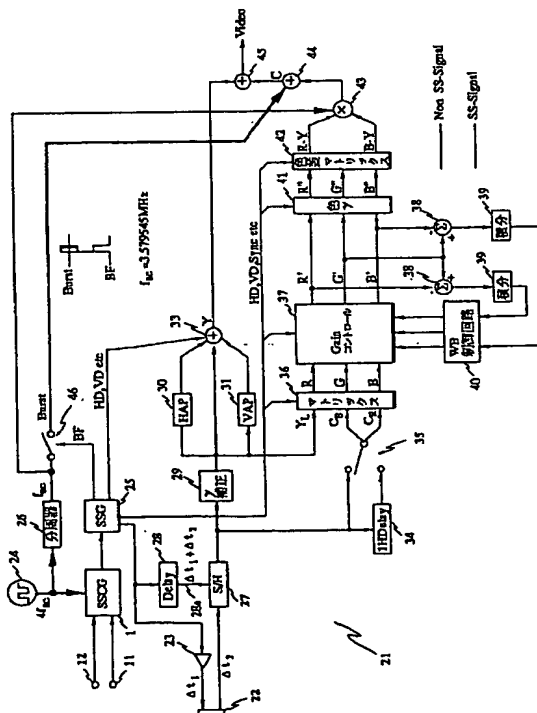
(21) 出願番号	特願平10-295641	(71) 出願人	000000376 オリンパス光学工業株式会社 東京都渋谷区幡ヶ谷 2 丁目43番 2 号
(22) 出願日	平成10年10月16日 (1998. 10. 16)	(72) 発明者	村田 雅尚 東京都渋谷区幡ヶ谷 2 丁目43番 2 号 オリ ンパス光学工業株式会社内
		(74) 代理人	100076233 弁理士 伊藤 進
		F ターム (参考)	5C020 AA01 AA16 AA40 5K022 EE02 EE23 5K052 AA01 AA11 BB00 BB27 CC06 DD07 DD15 FF00 GG22 GG47 5K060 BB00 DD00

(54) 【発明の名称】 映像機器

(57) 【要約】

【課題】 コストアップを招く EMI 対策部品や筐体のシールドを用いることなく、十分に EMI レベルを低減させる。

【解決手段】 アナログ方式のビデオカメラ 21 は、被写体を撮像する CCD 22 と、CCD 22 を駆動する CCD ドライバ 23 と、基本クロックを発生する基本クロック発振器 24 と、基本クロック発振器 24 からの基本クロックに対してスペクトル拡散を行う上述した SSC G 1 と、SSCG 1 によりスペクトル拡散が施された基本クロックより各種同期信号を生成する SSG 25 と、基本クロックを 1/4 分周する分周器 26 と、CCD 22 の出力をサンプルホールドする S/H 27 とを備えている。



【特許請求の範囲】

【請求項 1】 スペクトル拡散処理を施した第 1 のクロックを用い映像信号処理を実施する映像処理手段と、スペクトル拡散処理を施されていない第 2 のクロックを用い映像信号を生成する映像信号生成手段とを備えたことを特徴とする映像機器。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は映像機器、更に詳しくは EMI 対策部分に特徴のある映像機器に関する。

【0002】

【従来の技術】 従来から電子機器においては、電磁環境特性 EMC に関して各国の規制値 (FCC (米国), VCCI (日本国), CISPR (欧州) 等) を満足させるために EMI 対策を実施している。

【0003】 欧州地域に流通する電子機器にとっては CE マークを取るために EMC 対策は設計上の必須項目である。特に映像機器においては、ビデオ信号のデジタル化に伴い、数十 MHz のクロック信号を用いて動作させるためにクロックの高調波成分が多く電磁波として発生する。

【0004】 このクロックの高調波成分を規制値の限度内に抑えるための EMI 対策は、映像機器の開発段階において多くの試行錯誤を繰り返し実施されてきた。そして、従来からこのための対策として、以下のような対策方法がとられていた。

【0005】 (A) 電磁波ノイズの発生源である電子回路の基板を金属筐体で覆い、金属筐体の隙間をガスケットやシールドフィンガー等を使い完全な箱型のシールド筐体とし電磁波を閉じ込める。

【0006】 (B) コネクタに接続される接続ケーブルにシールド線を使い、接続シールド電位を金属筐体の電位と同じにしケーブルのシールド能力を向上させ、筐体および接続ケーブルの外部へ電磁波が漏れるのを防ぐ。

【0007】 (C) 金属筐体で完全にシールドできない場合に、電子回路の電磁波発生源にフェライトビーズ等の EMI 対策部品を配置し、発生原因の信号の高調波成分を熱エネルギーとして減衰させるか、または GND 等の低インピーダンス部分に逃がし電磁放射レベルを低減する。

【0008】 上記の従来からの対策方法 (A) や (B) では、筐体の設計を工夫しシールド性を高める工夫が電子機器のサイズを大きくすると共に、コストアップをまねくものになっていた。

【0009】 また、対策方法 (C) では、電子回路上でのフェライトビーズ等の EMI 対策部分の追加が回路の大きさを増加させ、さらに EMI 対策部品のコストアップをまねいていた。

【0010】 ここで、図 13 に示すような、CCD 201、CCD ドライバ 202、SSG (同期信号発生器)

203、基本クロック発振器 204、S/H (サンプルホールド回路) 205、LPH (ローパスフィルタ) 206、A/D コンバータ 207、DSP 208、D/A コンバータ 209、LPF 210、エンコーダ 211、分周器 212、加算器 213 からなる電子回路を例に従来技術を説明する。

【0011】 図 13 の電子回路は、従来よりあるビデオカメラの回路構成であり、基本クロック発振器 204 からの基本クロックを SSG 203 で分周して各種同期信号 (4 fsc, Sync, BF 等) を S/H 205 からエンコーダ 211 までの信号処理ステップに供給している。CCD 201 は SSG 203 から出力する信号により CCD ドライバ 202 を介して駆動される。

【0012】 CCD 201 からの出力信号は S/H 205 により処理され、LPF 206 を通して A/D コンバータ 207 に入力されデジタル値に変換され、DSP 208 にて演算が実行される。D/A コンバータ 209 にて DSP 208 の出力をアナログ信号 (輝度 Y, 色差 R-Y, B-Y 等) に変換し出力される。ここで、LPF 210 は D/A 変換後のアナログ信号のノイズを除去するローパスフィルタである。

【0013】 そして、エンコーダ 211 は SSG 203 から各種同期信号 (4 fsc, Sync, BF 等) 及び分周器 212 からの fsc を受け取りテレビ信号フォーマット (NTSC・PAL 等) に合致する輝度信号 Y とカラーサブキャリア信号 C を出力する。

【0014】 加算器 213 は輝度信号 Y とカラーサブキャリア信号 C を加算し NTSC や PAL 等の複合映像信号を出力する。

【0015】 次に CCD 201 の出力信号を処理するための動作として、従来のサンプルホールド処理のメカニズムを図 14 を用いて説明する。

【0016】 図 14 (a) に示す駆動パルスに対して駆動信号が遅れて CCD 201 に到達するので、図 14

(b) に示すように Δt_1 だけの遅延時間を持つ CCD 出力となる。さらに CCD 出力は、CCU 部までの Δt_2 だけケーブル遅延が生じるため S/H 回路 205 の受信信号は図 14 (c) に示すようになる。そして、この受信信号を S/H 回路 205 は図 14 (d) に示す S/H パルスにてサンプルホールドしていた。

【0017】 ここで、図 14 (d) に示す S/H パルスは、図 14 (a) に示す駆動パルス列のなかで CCD 201 を駆動したおもとの信号ポイント A より時間的に遅延した B ポイントの信号を基準にして S/H パルスは作られていた。

【0018】 この従来の設計手法は、通常同期回路と呼ばれるものであり、タイミング設計がしやすく通常実施するテクニックである。しかし同期したクロックを基準にしてシステム動作をするために、クロックの高調波成分がクロックの立ち上がり立ち下りの時間で周期的

に発生しやすい点があった。

【0019】つまり、図13に示した従来の電子回路例では、CCD201の駆動から最終的な映像信号を作り出すまでの段階の全てにおいて、基本クロック発振器204からの基本クロックを分周した各種同期信号により処理されており、すべてのブロックで基本クロック発振器204に同期した動作をしており、基本クロック発振器204の高調波成分がEMI成分として、外部に電磁波として放出されることになる。

【0020】この電磁波のレベルは、図15に示すように、基本クロック発振器204に同期している電磁波成分なので、スペクトルアナライザ等の測定器で観察すると、ピークレベルを持つ狭帯域のエネルギー分布として表現される。

【0021】各国の電磁妨害波規制値に対し評価するEMI観測では、このピークレベルを持つ狭帯域のエネルギー分布に対しある帯域フィルタを通して受信機で強度レベルを読むことにより、ノイズレベルを評価している。

【0022】このノイズレベルを下げるのがEMI対策である。従来よく実施される手段として、図16に示すように、回路基板221を金属で作成した筐体222で覆いシールド性を高める工夫がなされていた。

【0023】また、軽量化を達成するために筐体222を金属で作成できない場合は、モールド等の部材を使い回路基板221を覆う。しかし、この場合はシールド効果が無いので、回路基板221をモールドの筐体222内部で等電位の金属プレートで覆う等の工夫、またはモールドで形成した筐体222の内側に導電性の皮膜を形成しシールド効果をもたすなどの工夫をしてきた。

【0024】さらに、ノイズレベルを下げるための回路的工夫としては、回路基板221上の電子回路部に、フェライトビーズ等のEMI対策部品の追加等を実施して、回路上のEMIレベルの抑圧をピンポイント的に行ってきた。

【0025】

【発明が解決しようとする課題】しかしながら、上記の従来のEMI対策では、いずれの場合も、高価な追加対策部材を必要としコスト高になるといった問題がある。

【0026】また、対策部材のノイズ抑圧効果も、部材のバラツキおよび組付け時の接合具合等により差が生じており、対策効果の安定性が無いことが製造上の課題になっている。

【0027】図17及び図18に電波暗室においてスペクトルアナライザを用いて測定した従来のEMI対策後の結果の具体例を示す。

【0028】なお、図17と図18ともに水平偏波のEMIレベルを観測した結果である。また、図16及び図17においては、参考例としてCISPR Pub. 11のClass Aのリミットラインを示している。点線は参考として6dBのマージンラインである。

【0029】図17は図16に示したように、回路基板221を金属の筐体222で覆い、シールド性を高める工夫をした場合の従来からの対策結果である。さらに図18はモールド等の部材を使った筐体222により回路基板221を覆った場合の結果であり、この場合はシールド効果が無いのでEMIの放射レベルも大きくなってしまった。

【0030】この図17と図18に示したのはClass Aのリミットラインであるが、民生用の機器や医療機では各国の規制値は、通常Class Bのリミットラインを要求しており、対策に非常に大きな時間と労力を必要とする。

【0031】このClass Bのリミットラインは、Class Aのリミットラインに対してCISPRの場合であると10dB厳しくなった規格値となる。この10dBのリミットラインは、図17と図18において図示したリミットラインとマージンラインを下側に10dB平行移動したものであり、図17と図18に示す現状のEMIレベルではClass Bのリミットラインとマージンラインをクリアするのは難しいものとなる。

【0032】このように従来技術では、上記問題の他に、筐体222を設計上、工夫しシールド性を高める工夫を実施するとか、回路基板221上の電子回路部に、フェライトビーズ等のEMI対策部品の追加等を実施して回路上のEMIレベル抑圧をすとかして、高価な追加対策部材を用いても、十分にEMI対策が実施できないという問題がある。

【0033】本発明は、上記事情に鑑みてなされたものであり、コストアップを招くEMI対策部品や筐体のシールドを用いることなく、十分にEMIレベルを低減させることのできる映像機器を提供することを目的としている。

【0034】

【課題を解決するための手段】本発明の映像機器は、スペクトル拡散処理を施した第1のクロックを用い映像信号処理を実施する映像処理手段と、スペクトル拡散処理を施されていない第2のクロックを用い映像信号を生成する映像信号生成手段とを備えて構成される。

【0035】本発明の映像機器では、前記映像処理手段がスペクトル拡散処理を施した前記第1のクロックを用い映像信号処理を実施することで、コストアップを招くEMI対策部品や筐体のシールドを用いることなく、十分にEMIレベルを低減させることを可能とする。

【0036】

【発明の実施の形態】以下、図面を参照しながら本発明の実施の形態について述べる。

【0037】第1の実施の形態：図1ないし図6は本発明の第1の実施の形態に係わり、図1は映像機器であるアナログ方式のビデオカメラの構成を示す構成図、図2は図1のSSCGの構成を示す構成図、図3は図2のS

SCGによるスペクトル拡散処理の作用を説明する説明図、図4は図1のビデオカメラを金属筐体で覆った際のEMI測定の結果を示す図、図5は図1のビデオカメラをモールド筐体で覆った際のEMI測定の結果を示す図、図6は図1のサンプルホールド信号を説明する図である。

【0038】本実施の形態を含む以下の各実施の形態では、映像機器の基本動作クロックにスペクトル拡散処理を施し、映像信号処理を行う。

【0039】さらに、各TV方式に合致させるために、10 スペクトル拡散処理を施さない信号系統を映像信号処理系統とは別に用意しTV信号を合成または制御することにより、通常の映像機器と接続可能とする。

【0040】これにより、映像信号処理系統はスペクトル拡散処理を施されることにより、低EMIレベルで動作する回路を実現する。またスペクトル拡散処理を施さない信号系統を用いてTV信号を合成または制御するので通常の映像機器を用いても実用上互換がある。またさらに高価なEMI対策部品を必要とせず安価なEMI対策を実施できるので映像機器の低コスト化に有効である。

【0041】まず、スペクトル拡散処理の作用について図3を用いて説明する。

【0042】図3において、スペクトル拡散処理をしない場合のノイズレベルを実線により示し、スペクトル拡散処理を実行した場合を破線により示す。

【0043】スペクトル拡散処理を実行すると、スペクトル拡散処理をしない場合のノイズレベルのケースではピーク状に存在していたノイズのレベルが、矢印に示す様にある帯域内でノイズレベルパワーが拡散されることにより30 スペクトル拡散をしない場合に比べてノイズレベルが約6dBから約10dBほど改善される。

【0044】このスペクトル拡散処理によりEMIのレベルを軽減し対策を軽減なものとするのが可能となる。

【0045】次に、最初に図2を用いて、スペクトラム拡散技術の原理的な説明をする。

【0046】図2は、SSCG (Spread Spectrum Clock Generator: スペクトラム拡散クロック発生器) 1の内部構成を示しており、このSSCG1では、クロック入力端子2からの信号を位相比較器(PC)3が受け、位相エラー信号をチャージポンプ4に受け渡す。ここで、チャージポンプ4の出力は位相エラーが少ない時は直流の電位で安定している。

【0047】このチャージポンプ4の出力は、加算器5にてD/Aコンバータ6の出力である拡散信号がミックスされる。拡散信号をミックスされた信号はVCO7に入力され、スペクトラム拡散クロック出力端子8からスペクトラム拡散を受けたクロック信号として外部に出力50

される。また、スペクトラム拡散クロック出力端子8に出力されるスペクトラム拡散を受けたクロック信号は、位相比較器3に戻されクロック入力端子2と位相比較され位相エラーが少なくなるように、PLLのフィードバックループが作用する。

【0048】なお、スペクトル拡散のデータはRAM10に格納されており、RAM10からスペクトル拡散のデータが読み出されてD/Aコンバータ6にてD/A変換されて、上記拡散信号として加算器5に入力される。

【0049】RAM10に記憶されているスペクトル拡散のデータは、リセット端子11からのリセット信号により初期状態にもどる機能を持ち、このリセット信号を外から入力することにより、外部信号に対してスペクトラム拡散の処理を同期して行うことができる。さらにデータロード端子12からは、RAM10に記憶すべきスペクトル拡散のデータを入力し書き換えることができる。

【0050】このデータロード端子から入力可能なスペクトル拡散のデータの形式としては、図2に示すように、ランプ波状等の周期的に線形な位相シフトを行いスペクトル拡散を行うものでも良く、またはホワイト雑音成分を持つスペクトル成分を形成する有限周期のPN(疑似ランダム雑音)のデータであっても良い。

【0051】図1を用いて第1の実施の形態を具体的に説明する。図1はアナログ方式のビデオカメラの実施形態である。

【0052】図1に示すように、本実施の形態のアナログ方式のビデオカメラ21は、被写体を撮像するCCD22と、CCD22を駆動するCCDドライバ23と、基本クロック(4fsc、fsc:サブキャリア周波数)を発生する基本クロック発振器24と、基本クロック発振器24からの基本クロック(4fsc)に対してスペクトル拡散を行う上述したSSCG1と、SSCG1によりスペクトル拡散が施された基本クロックより各種同期信号を生成するSSG(同期信号発生器)25と、基本クロックを1/4分周する分周器26と、CCD22の出力をサンプルホールドするS/H(サンプルホールド回路)27とを備えている。

【0053】アナログ方式のビデオカメラ21において、Delay回路28は、SSG25からクロックを受け、S/Hパルス28aを $\Delta t_1 + \Delta t_2$ 時間遅延しS/H27へ供給している。

【0054】さらに、S/H27によりサンプルホールド処理された信号は、 γ 補正回路29での γ 補正処理の後、HAP(水平輪郭)強調回路30及びVAP(垂直輪郭)強調回路31で輪郭強調の処理がなされ、加算器33にてY信号となる。

【0055】また、S/H27によりサンプルホールド処理された信号は、1H Delay回路34及び同時化スイッチ35を通り色信号成分のCB、CRになる。そ

して、マトリクス回路 36 において輝度信号成分である YL 信号と CR、CB 信号より RGB の三原色信号に変換される。

【0056】Gain コントロール回路 37 は、マトリクス回路 36 からの RGB の三原色信号に対してホワイトバランスを取るための可変ゲイン部であり、ゲインコントロール処理後の R' G' B' 信号を色演算回路 38 により演算処理し、その結果を積分回路 39 にて DC レベルに変換し、WB (ホワイトバランス) 制御回路 40 にて Gain コントロール回路 37 へフィードバックする。

【0057】このフィードバックループによりマトリクス回路 36 からの RGB の三原色信号に対しホワイトバランスが取れるように制御される。

【0058】ホワイトバランス処理された Gain コントロール回路 37 でのゲインコントロール処理後の R' G' B' 信号は、色 γ 回路 41 で処理されて R" G" B" 信号とし適切な色再現になるように階調補正される。そして、色差マトリクス回路 42 により R" G" B" 信号は R-Y、B-Y 色差信号に変換される。

【0059】さらに R-Y、B-Y 色差信号は、色変調器 43 により直角 2 相変調を受け、分周器 26 からの fsc (サブキャリア周波数) により変調された色信号になる。この変調された信号は加算器 44 にて後述する基準バースト信号と加算され色信号 C となる。そして、この色信号 C は加算器 45 にて加算器 33 からの Y 信号と加算されてビデオ信号(video)として出力される。

【0060】この第 1 の実施の形態では、基本クロック発振器 24 の基本クロックを分周器 26 で $1/4$ 分周し分周し fsc (サブキャリア周波数) を作成している。また、基準バースト信号は、バーストゲート 46 により SSG 25 から BF (バーストフラグ) 信号を受け fsc (サブキャリア周波数) をゲーティングすることにより作成されている。

【0061】また、この第 1 の実施の形態では、上述したように、基本クロック発振器 24 を図 2 に説明した SSCG 1 を用いてスペクトラム拡散したクロックを利用している。

【0062】つまり、TV 同期信号 (Sync 信号、H D 信号、V D 信号等) を作成する SSG 25 をスペクトラム拡散したクロックを用いて動作させ、さらに CCD 22 の駆動も CCD 22 のサンプルホールド処理から色変調器により直角 2 相変調を受ける手前までも含めスペクトラム拡散したクロックで処理する。

【0063】第 1 の実施の形態においては、図 1 の太線で示す部分の基本クロック発振器 24 の出力部分と、分周器 26 からの fsc (サブキャリア周波数) とバーストゲート 46 からの基準バースト信号の同期分周処理のみが、基本クロック発振器 24 に完全同期した信号となるが、それ以外は SSCG 1 によりスペクトル拡散され

たクロックにより動作する。

【0064】なお、本実施の形態の場合は、Sync 信号等の水平走査にまつわる同期信号は、fsc のカラーサブキャリア信号の間で周波数インターリーブの関係は崩れるが、TV モニタや VTR 等の機器は水平走査の位相偏移 (ジッタ) に対し AFC、APC 等の自動補正機能を機器の側で独自に持っているので、実用上は周波数インターリーブの関係が崩れていてもまったく問題は無い。

【0065】図 4 (金属筐体) と図 5 (モールド筐体) に本実施の形態のアナログ方式のビデオカメラ 21 の具体的な EMI 測定結果を示す。

【0066】なお、図 4 (金属筐体) と図 5 (モールド筐体) は、従来技術で説明した図 17 (金属筐体) 及び図 18 (モールド筐体) と同一のセットに対して、本実施の形態を施し効果を交互に比較したものである。

【0067】図 4 (金属筐体) は、筐体を金属のシールドで処理した場合の例であり、シールドとしては従来例の図 17 (金属筐体) に示す条件と同一である。

【0068】従来の図 17 (金属筐体) と比較すると、60 MHz から 200 MHz ほどにかけての帯域のピーク状の EMI ノイズがスペクトラム拡散処理を受けて低減され、図 4 (金属筐体) に示すように測定システムの暗ノイズレベルまで低減されているのが確認できる。

【0069】さらに、図 5 (モールド筐体) では、筐体はモールドであり、まったくシールド効果が無いにもかかわらず、60 MHz から 500 MHz ほどにかけての帯域のピーク状の EMI ノイズがスペクトラム拡散処理を受けて低減している。図 18 (モールド筐体) の場合と比較すると、図 5 (モールド筐体) は約 6 dB 程度は改善されている。

【0070】このように本実施の形態では、図 4 (金属筐体) と図 5 (モールド筐体) の EMI 測定結果を見ると、従来の図 17 (金属筐体) と図 18 (モールド筐体) の場合に比べてピーク状の EMI ノイズは拡散処理され、結果的に EMI レベルは改善され、Class B のリミットラインを十分にクリアできるまでに EMI レベルを低減させることができる。

【0071】なお、S/H 回路 27 で行われる処理は、CCD 22 より出力される CCD 信号に対応して、タイミングが合っている必要があり、CCD 信号に対して完全に相関がとれている必要がある。

【0072】このタイミングが駆動信号側と一致しないと、S/H 27 での位相タイミングずれによる $1/f$ ノイズの発生がランダムまたはビート状の視覚ノイズとなって現われてしまう。

【0073】そこで、図 6 を用いて、このビート現象の解決方法を説明する。図 6 は本実施の形態のサンプルホールドパルス生成の図である。

【0074】従来例の図 14 に示すサンプルホールドパ

ルス生成動作では、駆動パルスを基準として CCD 出力が作られ、これを受信回路で受けた後にサンプルホールド回路で処理する。

【 0 0 7 5 】従来のサンプルホールド処理では、A 駆動パルスを基準として生成された信号は $\Delta t 1$ と $\Delta t 2$ の時間遅延が生じるので、A 駆動パルスの次の基準パルスである駆動パルス B で処理する（通常の同期処理回路）。故に、図 1 4 で説明したように、サンプルホールド回路では B 駆動パルスを基準としてサンプルホールドパルスを生成している。

【 0 0 7 6 】従来例の図 1 3 で示した回路では、図 1 4 に示したようにサンプルホールドパルスを A 駆動信号または B 駆動信号等の同期信号のタイミングで処理すれば画質に与える影響は無く、何ら問題はなかった。

【 0 0 7 7 】しかし、本実施の形態のように、各駆動信号がスペクトラム拡散されている場合には、各 CCD 出力自体にスペクトラム拡散変調が施されているので、各サンプルホールド信号にもそれぞれ駆動信号に対応したタイミングで処理してやる必要がある。これを実施しない場合は画像ノイズが発生してしまう。

【 0 0 7 8 】図 6 (a) に S S 変調（スペクトラム拡散変調）された駆動パルス、図 6 (b) に S S 変調された CCD 出力信号、図 6 (c) に S / H 2 7 の受信信号及び図 6 (d) に S S 変調されたサンプルホールドパルスを示す。

【 0 0 7 9 】本実施の形態では、図 6 において、駆動パルスの「A パルス変調成分」により変調を受けた駆動信号から生成される CCD 信号は「A パルス変調成分」により変調された S S 変調されたサンプルホールド (S / H) パルス (d) によって処理されている。

【 0 0 8 0 】そこで、本実施の形態では、D e l a y 回路 2 8 により駆動パルスを遅延させることにより、駆動信号と CCD 信号、サンプルホールド信号の変調成分を対応づけている。

【 0 0 8 1 】第 2 の実施の形態：図 7 及び図 8 は本発明の第 2 の実施の形態に係わり、図 7 は映像機器であるデジタル方式のビデオカメラの構成を示す構成図、図 8 は図 7 のデジタル方式のビデオカメラの変形例の構成を示す構成図である。

【 0 0 8 2 】第 2 の実施の形態は、第 1 の実施の形態とほとんど同じであるので、異なる点のみ説明し、同一の構成には同じ符号をつけ説明は省略する。

【 0 0 8 3 】次に図 7 を用いて、第 2 の実施の形態を説明する。図 7 はデジタル方式のビデオカメラの実施形態である。

【 0 0 8 4 】図 7 に示すように、本実施の形態のデジタル方式のビデオカメラ（デジタルカメラ）5 1 において、S / H 回路 2 4 によりサンプルホールドされた信号は L P F 5 2 を介して A / D コンバータ 5 3 の信号入力に出力される。そして、A / D コンバータ 5 3 のデジ

ル出力は D S P （デジタルシグナルプロセッサ）5 4 の入力に出力される。

【 0 0 8 5 】さらに、D S P 5 4 の出力は、D / A コンバータ 5 5 に出力され、3 つの L P F 5 6 を介して Y （輝度信号）と R - Y / B - Y 信号がエンコーダ 5 8 に出力される。ここで、L P F 5 6 は D / A コンバータ 5 5 の各チャンネルにつながっている。

【 0 0 8 6 】また、エンコーダ 5 8 は、3 つの L P F 5 6 からの Y （輝度信号）と R - Y / B - Y 信号を受け、10 色差信号を f s c （サブキャリア信号）5 9 で平衡変調し C 信号と Y 信号を作り出と共に、加算器 6 0 にて C 信号と Y 信号を加算しビデオ出力する。

【 0 0 8 7 】A / D コンバータ 5 3、D S P 5 4 及び D / A コンバータ 5 5 は S S G 2 5 により発生されるクロック信号である S y s t e m C l o c k により制御される。また S S G 2 5 からの S y n c、B F 等の同期信号 6 1 は、エンコーダ 5 8 と D S P 5 4 に入力される信号処理のための同期信号である。

【 0 0 8 8 】その他の本実施の形態は、第 1 の実施の形態のアナログ信号処理の回路を、D S P 5 4 を用いたデジタル信号処理にしたものである。すなわち、CCD 2 2 の出力信号を処理して、最終的にビデオ信号にすることは、第 1 の実施の形態と第 2 の実施の形態とも同じである。

【 0 0 8 9 】第 2 の実施の形態では、S / H 2 7 の出力を A / D 変換する前の不要な高調波成分を取り除くための L P F 5 2 を介し A / D コンバータ 5 3 の信号入力につながっている。

【 0 0 9 0 】A / D コンバータ 5 3 によりデジタル変換された S / H 回路 2 7 の信号は、D S P 5 4 により、図 30 1 のアナログ回路で示した映像信号処理をデジタル演算で行っている。

【 0 0 9 1 】D S P 5 4 の出力から演算されたデジタル信号は D / A コンバータ 5 5 により Y （輝度信号）と R - Y / B - Y 信号に変換されて、L P F 5 6 により A D 変換による高周波信号を除去され、エンコーダ 5 8 により最終的なビデオ信号が作成される。

【 0 0 9 2 】第 2 の実施の形態においては、図 1 に示した第 1 の実施の形態と同様に、サブキャリア信号 f s c は、S S C G 1 を通さずに単に分周器 2 6 にて同期分周された信号を用いている。

【 0 0 9 3 】このサブキャリア信号 f s c を発生する以外の信号処理（CCD の駆動、サンプルホールド、A / D 変換、D S P 信号処理、D / A 変換、S y s t e m C l o c k 利用、S y n c、B F 等の同期信号利用等）はすべて S S C G 1 を利用してスペクトル拡散されたクロック信号を用いて発生されている。

【 0 0 9 4 】このように第 2 の実施の形態においても第 1 の実施の形態と同様に、サブキャリア信号 f s c 以外の信号にスペクトル拡散をしているので E M I レベルを

改善したデジタル信号処理を実現できる。

【0095】図8は第2の実施の形態は変形例の構成を示しており、第2の実施の形態と比較して f_{sc} （サブキャリア周波数）の作り方が異なる。

【0096】この変形例では、 $4f_{sc}$ 信号をSSCG 1にてスペクトル拡散処理し、 $SS-4f_{sc}$ 信号を作る。それを分周器26にて直接分周処理し $SS-f_{sc}$ を作成している。

【0097】さらこの変形例では、INV、SSCG部61を通して、スペクトル拡散処理された $SS-f_{sc}$ 10 信号を逆拡散処理し、スペクトル拡散処理されていない f_{sc} （サブキャリア周波数）を作り出している。

【0098】この逆拡散処理を実行するために、SSG 25からSSCG Reset信号62を用いてSSCG 25の拡散処理と対応してINV、SSCG 61に対しリセットをかけている。

【0099】具体的には、 f_{sc} （サブキャリア周波数）の位相偏移を無くすように f_{sc} （サブキャリア周波数）信号を補正する処理をする。

【0100】この変形例の構成では、EMIのノイズ源 20 となる同期信号は、基本クロック発振器24から出力される $4f_{sc}$ 信号とINV、SSCG部61から出力される f_{sc} （サブキャリア周波数）だけでありノイズ源となる部分が小型にレイアウトできる。また、その他の信号処理は全てスペクトラム拡散処理された信号を用い行われるので、EMIレベルを改善した回路構成が第2の実施の形態に比較して簡単にできると言う効果がある。

【0101】上記変形例においても、第2の実施の形態と同様に、 f_{sc} （サブキャリア周波数）以外の信号に 30 スペクトル拡散をしているのでEMIレベルを改善したデジタル信号処理を実現できる。

【0102】第3の実施の形態：図9は本発明の第3の実施の形態に係る映像機器である医療用電子内視鏡装置の構成を示す構成図である。

【0103】第3の実施の形態は、第2の実施の形態とほとんど同じであるので、異なる点のみ説明し、同一の構成には同じ符号をつけ説明は省略する。

【0104】第3の実施の形態である医療用電子内視鏡装置71では、図9に示すように、CCD 22の信号を 40 処理して最終的にビデオ信号にする目的は、第1及び第2の実施の形態と同じであり、第3の実施の形態では患者回路と2次回路に別れていることが特徴になっている。

【0105】ここで、絶縁回路（フォトカブラ、絶縁トランス等）72は患者回路と2次回路を分離している。

【0106】CCD 22からの信号をS/H回路27にて処理し、A/Dコンバータ53を介してDSP 54に 50 入力されD/Aコンバータ55からY信号、R-Y・B-Y信号等が出力される流れは第2の実施の形態と同じ

である。

【0107】第3の実施の形態では、S/Hパルス28a'を作成するために、PLL回路を形成している。すなわち、PLL用位相比較器（PC）73からPLL用チャージポンプ（CP）74、PLL用VCO 75及びPLL用分周器（1/N回路）76aによるPLLループが形成されている。そして、S/Hパルス用分周器（1/N回路）76bの出力をS/Hパルス28a'として使用している。

【0108】S/Hパルス用分周器（1/N回路）76aは、PLL用VCO 77の出力を分周している。このPLL回路部では、SSCG 1をPLLループ内に持ち、スペクトラム拡散処理した信号をPLL用位相比較器（PC）73に入力している。SSCG 1のReset端子11にはSSG 25からSSCG Reset信号がDelay回路78を介して入力されている。

【0109】一方、2次回路（＝非絶縁回路）に配置してあるPLL回路は、PLL用位相比較器（PC）73と、PLL用チャージポンプ（CP）74、そしてPLL用VCO 75、PLL用分周器（1/N回路）76aより構成されており、PLL用VCO 75の出力をA/Dコンバータ53、DSP 54、D/Aコンバータ55で構成するDSP部へ基準クロックを供給している。

【0110】また、2次回路（＝非絶縁回路）に配置してあるSSG（同期信号発生器）79はテレビ信号フォーマットに適合した同期信号（Sync、HD、VD等）をDSP部に供給して動作の基準信号となっている。

【0111】本実施の形態では、SSCG 1によりスペクトラム拡散処理された信号を用いCCD 22の駆動をする。

【0112】この点は第1及び第2の実施の形態と同じである。これによりCCD駆動時のEMIレベルを低減している。

【0113】特に、患者回路（＝絶縁回路）は、漏れ電流を少なくして電気安全性を向上してあるためにフローティング部分であり大地アースに対して浮いている回路部分である。従来のこのフローティング部はノイズ発生源部分であり、EMI対策は極力患者回路（＝絶縁回路）を金属BOXシールドで覆いかつEMIノイズの出る信号ラインはフェライトコア等を入れる必要があった。

【0114】この本実施の形態では、このフローティング部分である患者回路（＝絶縁回路）に、スペクトラム拡散処理を施した信号を用いて動作を行わせることにより、EMIノイズ成分を低減している。

【0115】Delay回路78からのReset信号は、SSCG 1のReset端子11に入力されている。このReset信号は、CCD駆動側のSSCG 1によりスペクトラム拡散処理されたCCD 22の駆動信

号に対して、関係付けて拡散処理されている。

【0116】なお、第1の実施の形態では駆動信号とCCD信号、サンプルホールド信号の変調成分を対応をDelay回路による遅延手段により関係付けていたが、その他の手段としては本実施の形態に示すように、SSCG Reset信号を用い、サンプルホールドパルス生成用のSSCG1をReset端子11を用いて強制的に関係付けをとることで駆動信号とCCD信号、サンプルホールド信号の変調成分を対応づけている。

【0117】第4の実施の形態：図10は本発明の第4の実施の形態に係る映像機器の構成を示す構成図である。

【0118】第4の実施の形態を図10を用いて説明する。図10の中で符号81で示す部分はビデオカメラユニットであり、図13で示した従来例と同じ“スペクトラム拡散処理を実施していない”デジタル処理のビデオカメラである。また、符号82で示す部分はシールド処理されていない画像処理ユニットであり、ビデオカメラユニット81に接続されている。

【0119】図13で示した従来例との差は、ビデオカメラユニット81がシールドケース81aにより従来例のビデオカメラ部が全て覆われている点である。

【0120】また、画像処理ユニット82とビデオカメラユニット81との接続は、DSP208からのデジタルデータバス83によりなされている。さらに、ビデオカメラユニット81からは4fscまたは画素クロックが画像処理ユニット82のSSCG1へ出力されている。

【0121】デジタルデータバス83はDFF（ラッチ回路）84によりラッチされ、SSデジタルデータバス85となり次段のイメージプロセッサ86へ伝送されている。

【0122】画像処理ユニット82では、4fscまたは画素クロックをSSCG1によりスペクトラム拡散処理してSS-CLK87として出力している。

【0123】ビデオカメラユニット81内では、全ての回路処理が同期動作になっている。第1または第2の実施の形態で示したように、スペクトラム拡散処理を実施すればEMIレベルを低減できるが、ビデオカメラユニット81は一つのハイブリットICまたはワンチップの信号処理回路であり小型化を実現するために従来例と同じ回路構成をとっている。

【0124】このビデオカメラユニット81部分ではEMIのレベルを低減するためにシールドケース81aにより覆われノイズレベルを低減している。

【0125】本実施の形態では、ビデオカメラユニット81はスペクトラム拡散処理は実施されていないが、画像処理ユニット82は、内部のSSCG1によりスペクトラム拡散処理されたSS-CLK87により処理されている。DSP54から入出力されるデジタルデータバ

ス83はDFF（ラッチ回路）84によりSS-CLK87のタイミングに基づいて処理されSSデジタルデータバス85となる。

【0126】このSSデジタルデータバス85はEMIレベルを低減されたデジタルデータ信号の束となっている。

【0127】このように本実施の形態では、従来例で示すEMIレベルの大きいユニットに対し、接続する処理ユニットにスペクトル拡散処理されたクロックを用いて処理しているので、上記各実施の形態と同様な効果を得ることができる。

【0128】なお、第4の実施の形態中に示した画像処理ユニット82のSSCG1は、ビデオカメラユニット81内の破線で示す符号88の位置等、別の設置場所に置いても良い。また、DFF（ラッチ回路）84も同様にビデオカメラユニット81内に設けても良い。

【0129】第4の実施の形態では、ビデオカメラユニット81に対しシールドケース81aを施したが、ビデオカメラユニット81が半導体設計の進歩により集積化されワンチップで構成される場合、基板上にシールドケースを施しても良い。また、ビデオカメラユニット81が半導体設計の進歩によりワンチップで構成される場合には、低消費電力化も達成されるので、消費電力の低減につれてEMIレベルも小さくなるのでシールドケースを外して構成しても良い。

【0130】第5の実施の形態：図11は本発明の第5の実施の形態に係る映像機器の構成を示す構成図である。

【0131】第5の実施の形態は、第2の実施の形態とほとんど同じであるので、異なる点のみ説明し、同一の構成には同じ符号をつけ説明は省略する。

【0132】次に図11を用いて第5の実施の形態を説明する。第5の実施の形態はTV、FMD（フェイスマウントディスプレイ）、プロジェクタ等のディスプレイ又はプリンタ装置91と、これに接続されるメモ리카ードや磁気記録装置の記録装置92についての例である。

【0133】ディスプレイ又はプリンタ装置91には、ビデオ入力端子93からコンポジット信号等の映像信号が入力され、YC分離器（Sep）94にてY信号とC信号を分離され、デコーダ95にてY0、U0、V0信号に分離される。

【0134】そして、C信号はPLL用位相比較器（PC）73、PLL用チャージポンプ（CP）74、PLL用VCO75で示すPLL回路により、ビデオ入力端子93に同期したクロックfscを作成している。

【0135】デコーダ95からの信号をフィルタリングするLPF96は、A/Dコンバータ97にてY0、U0、V0信号を入力する前にエリアジグ防止のための帯域制限フィルタである。A/DされたY2、U2、V2信号はデジタルプロセス回路98にて信号処理され、

R0、G0、B0信号になり、後段のLCD99の入力信号フォーマットに対応したデジタル信号となる。

【0136】このR0、G0、B0信号をD/Aコンバータ100にてアナログ信号に変換しR1、G1、B1信号としてLCD99に出力する。ここで、レンズ101はLCD99等の表示媒体の像を形成する光学系であり、観察者又は印刷媒体102に最適な画像を提供する。

【0137】なお、SSCG1は、基準クロック(f_{sc})を処理しSS- f_{sc} を出力している。

【0138】また、記録装置92内には記録手段としての例えば磁気記録媒体(メモリ)103が設けられており、Y1、U1、V1信号を記録装置92の信号フォーマットに一致するような信号R2、G2、B2信号として出力される。

【0139】本実施の形態では、ビデオ入力端子93をYC分離器(Sep)94にてYC分離し、デコーダ95にてデコード処理をしYUV信号に変換している。このデコードの際に必要な基準クロックはPLL用位相比較器(PC)73、PLL用チャージポンプ(CP)74、PLL用VCO75、PLL用分周器($1/N$)76aで構成されるPLL回路で発生している。

【0140】本実施の形態においては、SSCG1によりスペクトラム拡散処理されたSS- f_{sc} クロックに基づきデコード後のYUV信号をA/D変換し、その後にデジタルプロセス回路98にてデジタル処理を実施している。このSS- f_{sc} クロックに基づきLCD99等のディスプレイ又はプリンタドライバに表示している。

【0141】またSS- f_{sc} クロックに基づき記録装置92にて画像の情報記録をメモリカード等の磁気記録媒体103に対して実施している。

【0142】本実施の形態では、デジタル化された後に「表示に関する信号処理」と「記録に関する信号処理」をスペクトラム拡散処理されたSS- f_{sc} クロックを用いて行っているため、EMIの妨害波のレベルを大幅に少なくすることができている。

【0143】この効果によりLCD99等を備えたディスプレイ又はプリンタ装置91(FMD、レーザービームドライバ等)は、シールド材などを使用せずにEMIのレベルを低減できるので、小型・軽量かつ安価な表示装置を実現している。また記録装置92でも、シールド材が不要となり薄型に安価に製造が可能となる。

【0144】なお、記録装置92はLCD99等を備えたディスプレイ又はプリンタ装置91に対し着脱可能であっても良い。

【0145】第6の実施の形態：図12は本発明の第6の実施の形態に係る映像機器の構成を示す構成図である。

【0146】本実施の形態は、図12に示すように、画

像機能付き携帯電話・PHS等への応用例である。

【0147】画像機能付き携帯電話・PHS121は、アンテナ122、RF部123、IF(中間周波)部124、ベースバンド部125、音声処理部126及び画像処理部127より構成されている。

【0148】これらのブロックは各ブロックに要求される動作周波数によって区分されており、RF部123は、送信切替用のRF SW(スイッチ)131とパワーアンプ132さらに受信用のプリアンプ132より構成されている。

【0149】また、IF(中間周波)部124は、送信ミキサ141、送信用直交変調器142、受信ミキサ143、IFアンプ144及び受信用直交復調器145より構成されている。

【0150】一方、ベースバンド部125では、TDM A151(またはCDMAベースバンド処理部)161において、TDMAまたはCDMA等の信号フォーマットに従い信号の並べ替えを行うチャンネルコーデックを主に行い、さらに変調器用D/Aコンバータ162を用いて差動変復調や、誤り訂正処理、符号化処理もこのベースバンド部で行う。

【0151】音声処理部126では、マイクロフォン171より音声を取込み音声A/Dコンバータ172で音声信号を取込む。また、スピーカ173からは音声D/A変換器174の信号を受け音声信号が出力される。音声コーデック175では、音声信号の帯域圧縮と各国フォーマット(PHS、GSM、IS-54等)に対応した音声符号化と復号化を実施している。

【0152】画像処理部127では、第2の実施の形態で説明したデジタルビデオカメラ81を内蔵している。さらに第5実施の形態で説明したSS拡散処理されたディスプレイ又はプリンタ装置91を内蔵し画像の表示を行っている、以下に第6の実施の形態の動作について詳述する。第6の実施の形態では、画像機能付き携帯電話・PHSの例を示している。

【0153】まず最初に受信操作について説明する。音声受信操作はアンテナ122で受信した信号をRF部123のプリアンプ133にて増幅し、IF(中間周波)部124にて検波復調する。

【0154】ベースバンド部125ではチャンネルコーデックを施し音声処理部126で音声復号される。

【0155】画像受信操作は基本的データの流れは、上記ベースバンド部125まで音声処理と同じであるが、画像データを受信した場合はMP EG 2、4等のフォーマットを復調する。

【0156】画像処理部126のディスプレイ又はプリンタ装置91はSS拡散によりEMIのレベルを低減した画像表示装置であり、受信画像を表示する。

【0157】次に送信操作を説明する。音声処理部126で入力され音声符号化された信号は、ベースバンド部

125で送信フォーマットに合うように変換され、IF(中間周波)部124にて変調され、RF部123で増幅され、アンテナ122から送出される。

【0158】画像送信操作は、画像処理部127にあるデジタルビデオカメラ81が観察像を撮像しベースバンド部125にてMP EG 2、4等の画像送出フォーマットに変換する。

【0159】それ以降は、上記音声送信操作に示すIF(中間周波)部124以降と同じである。

【0160】第6の実施の形態においては、画像処理部127において画像の撮像においては、デジタルビデオカメラ81を用い低EMIレベルを実現し信号処理をしている。

【0161】また、画像の表示については、ディスプレイ又はプリンタ装置91を用いSS拡散によりEMIのレベルを低減している。

【0162】通常、携帯電話・PHS等は受信時には微小電力を扱い、送信時には大電力を扱う。小型の携帯機器の内部での送受信ブロックのレベル差は約100dB程度であり、送受信ブロック間の相互妨害を防ぐのが設計上の大きな課題であった。

【0163】本実施の形態では、画像の送受信部にSS拡散処理を応用し低EMIレベルの画像撮像または画像表示又はプリント装置を設けてあるので、画像処理部127から音声処理部126への妨害が少なくなりデータの誤り率が向上すると、またさらに音声処理部126により画像処理部127への妨害が少なくなり、画面上のノイズが軽減されるという効果がある。

【0164】【付記】

(付記項1) スペクトル拡散処理を施した第1のクロックを用い映像信号処理を実施する映像処理手段と、スペクトル拡散処理を施されていない第2のクロックを用い映像信号を生成する映像信号生成手段とを備えたことを特徴とする映像機器。

【0165】(付記項2) 前記第1のクロックを用いる映像処理手段は、ビデオカメラの信号処理を行うことを特徴とする付記項1に記載の映像機器。

【0166】(付記項3) 前記第1のクロックを用いる映像処理手段は、電子内視鏡の信号処理を行うことを特徴とする付記項1に記載の映像機器。

【0167】(付記項4) 前記第1のクロックを用いる映像処理手段は、画像処理の信号処理を行うことを特徴とする付記項1に記載の映像機器。

【0168】(付記項5) 前記第1のクロックを用いる映像処理手段は、画像表示装置の信号処理を行うことを特徴とする付記項1に記載の映像機器。

【0169】(付記項6) 前記第1のクロックを用いる映像処理手段は、画像記録装置の信号処理を行うことを特徴とする付記項1に記載の映像機器。

【0170】(付記項7) 前記第1のクロックを用い

る映像処理手段は、携帯コミュニケーションツールの信号処理を行うことを特徴とする付記項1に記載の映像機器。

【0171】(付記項8) 前記第1のクロックに施された前記スペクトル拡散処理の拡散コードを外部より任意の拡散情報として入力・保持する拡散コード保持手段を備えたことを特徴とする付記項1に記載の映像機器。

【0172】(付記項9) スペクトル拡散処理を施されていない前記第2のクロックは、スペクトル拡散処理を施されていないクロック、または、スペクトラム拡散処理された後に逆スペクトラム拡散処理されたクロックであることを特徴とする付記項1に記載の映像機器。

【0173】(付記項10) 前記ビデオカメラの信号処理において、スペクトル拡散された撮像素子のサンプルホールド処理は、スペクトル拡散された撮像素子信号出力と相関を持ったサンプルホールドパルスにより処理されることを特徴とする付記項2に記載の映像機器。

【0174】

【発明の効果】以上説明したように本発明の映像機器によれば、映像処理手段がスペクトル拡散処理を施した第1のクロックを用い映像信号処理を実施するので、コストアップを招くEMI対策部品や筐体のシールドを用いることなく、十分にEMIレベルを低減させることができるという効果がある。

【図面の簡単な説明】

【図1】本発明の第1の実施の形態に係る映像機器であるアナログ方式のビデオカメラの構成を示す構成図

【図2】図1のSSCGの構成を示す構成図

【図3】図2のSSCGによるスペクトル拡散処理の作用を説明する説明図

【図4】図1のビデオカメラを金属筐体で覆った際のEMI測定の結果を示す図

【図5】図1のビデオカメラをモールド筐体で覆った際のEMI測定の結果を示す図

【図6】図1のサンプルホールド信号を説明する図

【図7】本発明の第2の実施の形態に係る映像機器であるデジタル方式のビデオカメラの構成を示す構成図

【図8】図7のデジタル方式のビデオカメラの変形例の構成を示す構成図

【図9】本発明の第3の実施の形態に係る映像機器である医療用電子内視鏡装置の構成を示す構成図

【図10】本発明の第4の実施の形態に係る映像機器の構成を示す構成図

【図11】本発明の第5の実施の形態に係る映像機器の構成を示す構成図

【図12】本発明の第6の実施の形態に係る映像機器の構成を示す構成図

【図13】従来の映像機器の構成を示す構成図

【図14】図13の映像機器のサンプルホールド信号を説明する図

【図15】図13の映像機器の電磁波輻射のレベルを説明する図

【図16】図13の映像機器の電磁波輻射対策の一例を示す図

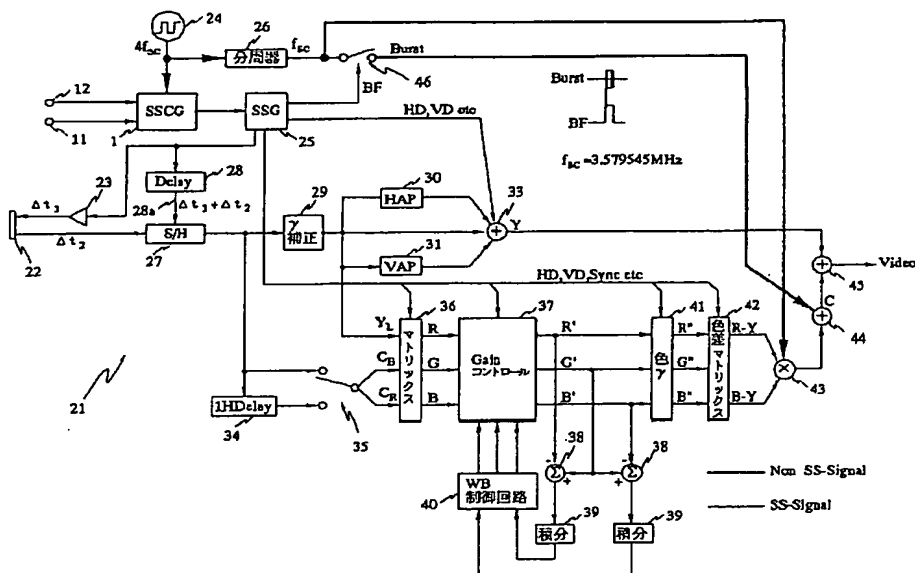
【図17】図13の映像機器を金属筐体で覆った際のEMI測定の結果を示す図

【図18】図13の映像機器をモールド筐体で覆った際のEMI測定の結果を示す図

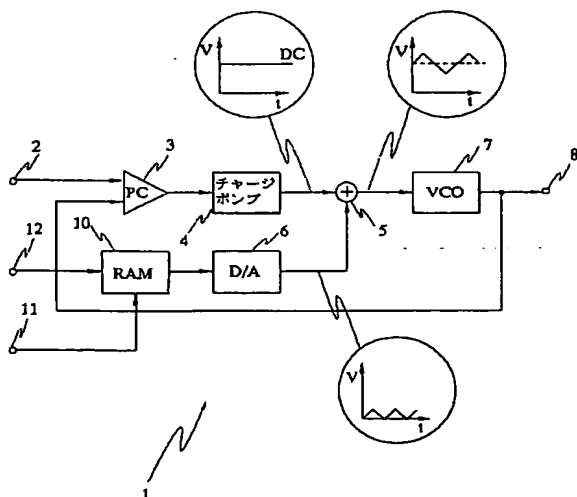
【符号の説明】

- 1…SSCG
2 1…ビデオカメラ
2 2…CCD
2 3…CCDドライバ
2 4…基本クロック発振器
2 5…SSG
2 6…分周器
2 7…S/H

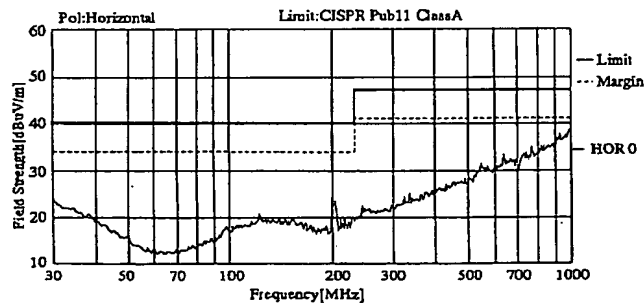
【图 1】



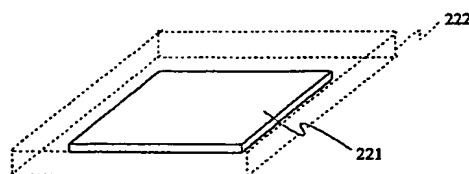
【図 2】



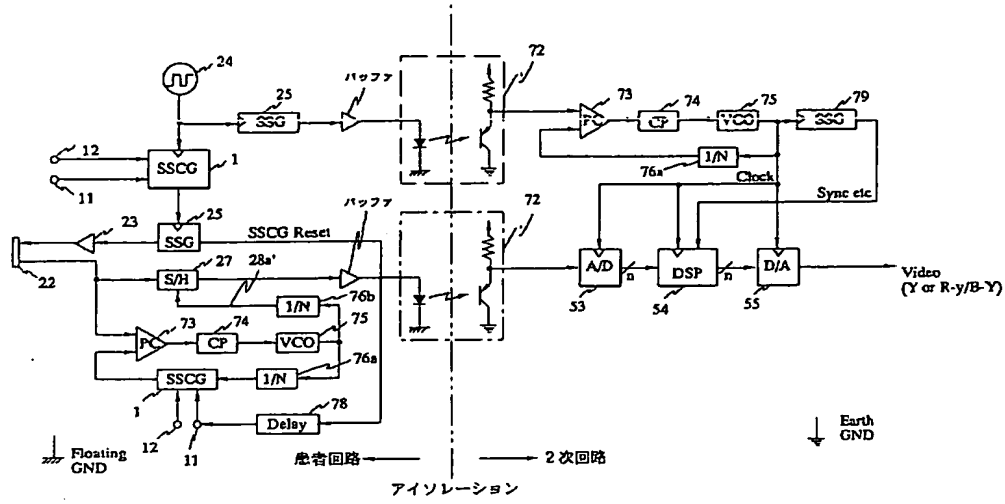
【図 4】



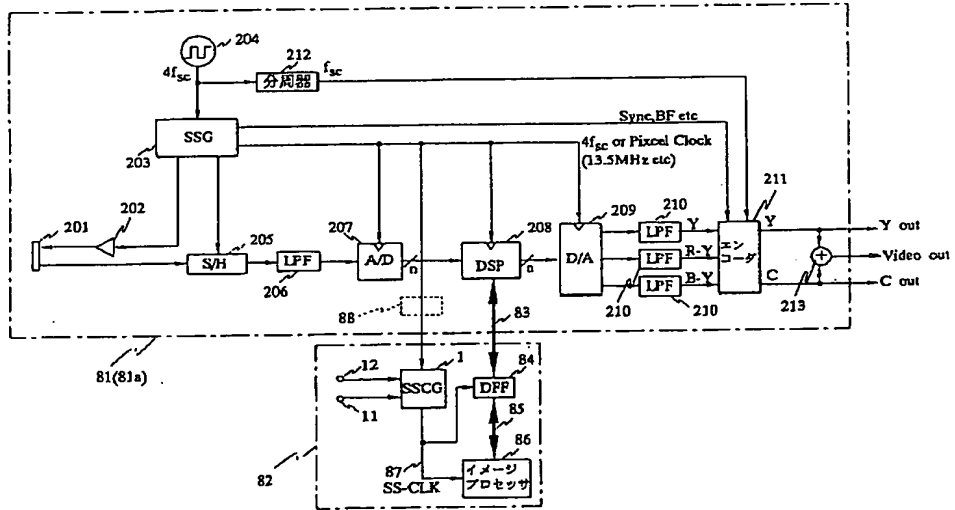
【図 16】



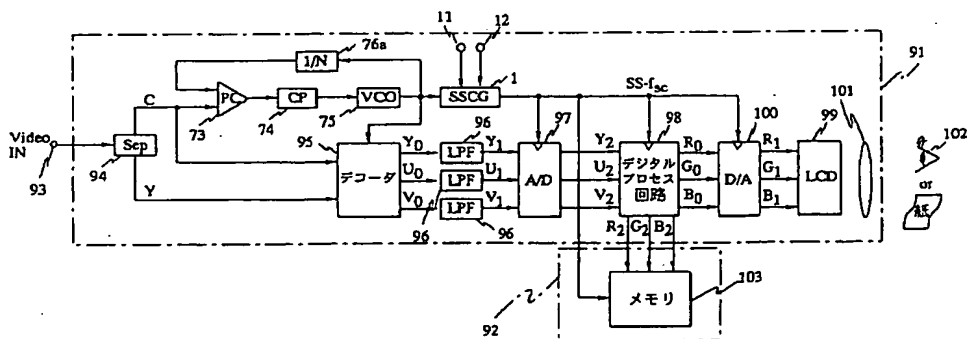
【图 9】



【図 10】



【図 1 1】



【図 18】

